# PATENT ABSTRACTS OF JAPAN

(11)Publication number:

08-124958

(43) Date of publication of application: 17.05.1996

(51)Int.Cl.

H01L 21/60 H01L 21/60 H01L 21/3063 H05K 3/38

(21)Application number : 06-083669

(71)Applicant : DENKI KAGAKU KOGYO KK

(22)Date of filing:

31.03.1994

(72)Inventor: SHIMIZU TAKESHI

TADANO MASAYOSHI

**UCHIDA YUKIO** 

# (54) CONDUCTOR FOR HYBRID INTEGRATED CIRCUIT SUBSTRATE

(57)Abstract:

PURPOSE: To suppress the generation of side etching by a method wherein, between the Cu foil and Al foil constituting a double-layer foil which forms the conductor part of a hybrid integrated circuit, the thickness of the Al foil is controlled, and water-soluble resin, which dissolves in a specific pH alkaline aqueous solution, is formed on the surface of the Al foil.

CONSTITUTION: On the conductive part 5 where Cu and Al laminated sheets of foil are formed in the order of Al, Cu and Al using Cu foil of 9 to 1000 µm in thickness, Al foil of 0.5 to 30μm in thickness and water soluble resin 4 which easily dissolves in an alkaline aqueous solution of pH 8 or higher.



# **LEGAL STATUS**

[Date of request for examination] [Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

JAPANESE [JP,08-124958,A]

CLAIMS <u>DETAILED DESCRIPTION TECHNICAL FIELD PRIOR ART EFFECT OF THE INVENTION TECHNICAL PROBLEM MEANS OPERATION DESCRIPTION OF DRAWINGS DRAWINGS</u>

## \* NOTICES \*

JPO and INPIT are not responsible for any damages caused by the use of this translation.

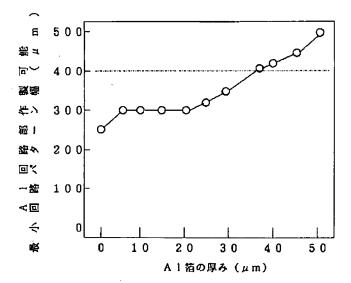
- 1. This document has been translated by computer. So the translation may not reflect the original precisely.
- 2.\*\*\* shows the word which can not be translated.
- 3.In the drawings, any words are not translated.

#### CLAIMS

# [Claim(s)]

[Claim 1] the conductor which becomes a metal substrate from an insulating material layer and the double layer foil of Cu and aluminum -- this foil of the laminated material which carries out the laminating of the section one by one, and it comes to unify In the hybrid integrated circuit which etches, is made to form a wiring circuit, and carries out the laminating of Cu circuit, and a semi-conductor and other members to aluminum circuit and Cu circuit which were exposed through solder, and fixes a semi-conductor and aluminum circuit using aluminum lead wire the conductor which the double layer foil of Cu and aluminum formed in order of aluminum/Cu/aluminum -- in the section The thickness of Cu foil in the range whose thickness of 9-1000 micrometers and aluminum foil is 0.5-30 micrometers the object for hybrid integrated circuit substrates excellent in aluminum wire-bonding nature characterized by forming 0.5-10 micrometers of water-soluble resin which dissolves in aluminum foil front-faces [ one of ] side easily to a with a pH of eight or more alkaline water solution by desiccation thickness -- a conductor.

# Drawing selection Representative drawing



# \* NOTICES \*

JPO and INPIT are not responsible for any damages caused by the use of this translation.

- 1. This document has been translated by computer. So the translation may not reflect the original precisely.
- 2.\*\*\*\* shows the word which can not be translated.
- 3.In the drawings, any words are not translated.

# **DETAILED DESCRIPTION**

[Detailed Description of the Invention]

[Industrial Application] the object for hybrid integrated circuit substrates this invention excelled [object] in aluminum wire bonding and high-density-assembly nature -- it is related with a conductor. [0002]

[Description of the Prior Art] In order to have manufactured conventionally the substrate which has the function of wire bonding, circuit formation needed to be performed using Cu foil, and base-metal plating, such as noble-metals plating or nickel, needed to be performed on the circuit, or the piece of a metal in which wire bonding, such as a piece of aluminum, is possible needed to be joined on Cu foil. [0003] However, it is difficult for noble-metals plating or nickel plating it to be not only expensive, but to acquire a uniform plating side, and the wire-bonding engine performance is unstable. Moreover, in junction of the piece of a metal, when numerous, there was a problem that a circuit formation activity became complicated.

[0004] On the other hand, as a new approach, the approach of forming the circuit of aluminum by etching has been used using the substrate which made the double layer foil of aluminum and Cu rival so that JP,58-48432,A may see. The description of the bonding pad of this aluminum should not have the need for plating in the middle of (1) process.

- (2) It is not necessary to manage the precision and thickness on the front face of plating like the bonding pad by plating.
- (3) By etching, repeatability is good and many aluminum circuits can be formed at once.
- (4) Since it becomes association with aluminum and aluminum in the ultrasonic bonding by aluminum line, the activity range of bonding is wide and it is reliable.

  \*\* is mentioned.

[0005]

[Problem(s) to be Solved by the Invention] However, if a minute defective part also exists in aluminum foil section since aluminum foil section also contacts an etching reagent at the time of etching of Cu foil when a circuit is formed with the double layer foil of aluminum and Cu according to said circuit forming method, localized corrosion will occur there and even lower layer Cu foil will be etched through aluminum foil. Consequently, the problem that neither outstanding aluminum wire-bonding nature nor smooth Cu circuit is obtained arises. If it is going to correspond the defect of this aluminum foil section by the thickness of aluminum foil, in case aluminum circuit will be formed with alkali etching liquid, side etching becomes intense and it becomes difficult to form aluminum circuit suitable for high density assembly.

[0006] In the future, further, high integration and high density assembly are required and, as for a printed-circuit board, the conductive foil which can form a smaller conductor width and conductor spacing will be needed for a circuit. Therefore, it is required that aluminum foil should suppress generating of side etching using the thinnest possible thing, and etching of aluminum foil section by contact of Cu etching reagent should also be suppressed.

[0007] the object for hybrid integrated circuit substrates which was excellent in aluminum wire-bonding nature also by the conventional circuit formation approach, and made high density assembly possible as a result of inquiring wholeheartedly, in order that this invention may solve such a trouble -- a conductor is offered.

[8000]

[Means for Solving the Problem] the conductor which becomes a metal substrate from an insulating material layer and the double layer foil of Cu and aluminum according to this invention -- this foil of the laminated material which carries out the laminating of the section one by one, and it comes to unify In the hybrid integrated circuit which etches, is made to form a wiring circuit, and carries out the laminating of Cu circuit, and a semi-conductor and other members to aluminum circuit and Cu circuit which were exposed through solder, and fixes a semi-conductor and aluminum circuit using aluminum lead wire the conductor which the double layer foil of Cu and aluminum formed in order of aluminum/Cu/aluminum -- in the section The thickness of Cu foil in the range whose thickness of 9-1000 micrometers and aluminum foil is 0.5-30 micrometers the object for hybrid integrated circuit substrates excellent in aluminum wire-bonding nature characterized by forming 0.5-10 micrometers of water-soluble resin which dissolves in aluminum foil front-faces [ one of ] side easily to a with a pH of eight or more alkaline water solution by desiccation thickness -- a conductor is offered.

[Function] Hereafter, a drawing explains this invention to a detail. the conductor in the hybrid integrated circuit substrate with which <u>drawing 1</u> was produced by this invention -- the sectional view of the section is shown. the double layer foil with aluminum foil to both sides of the Cu foil 1 -- a conductor -- it is the section 5, and the laminating of the water-soluble resin 4 which dissolves easily to a with a pH of eight or more alkaline water solution is carried out, on the insulating material layer 7, the laminating of the aluminum foil 3 side of another side is carried out, and it is used for the front face of the aluminum foil 2 of the side which forms a circuit.

[0010] drawing 2 -- the conductor of this invention given in drawing 1 -- it is a sectional view although the substrate for circuit formation was actually produced using the section 5. aluminum plate -- the base substrate 6 -- the resin of the insulating material layer 7 -- a laminating -- carrying out -- a it top -- a conductor -- the laminating of the section 5 is carried out. this time -- the aluminum foil 3 of the front face of the Cu foil 1 of circuit formation and the opposite side -- a conductor -- if it is in order to raise the bonding strength of the section 5 and the insulating material layer 7, and there are 0.5 micrometers or more of thickness, it will come out enough. And it is further effective if aluminum oxidizing zone by anodizing is given to aluminum foil 3 front face. however -- if water-soluble resin 4 is shown in aluminum foil 3 front face -- a conductor -- since the bonding strength of the section 5 and the insulating material layer 7 is not obtained, formation of water-soluble resin 4 requires only one side. [0011] the conductor which is the double layer foil of the Cu foil 1 and the aluminum foil 2 which are used for this invention -- as the quality of the material of the section 5 -- aluminum and Cu -- the thing of a high grade -- the thing of an alloy -- any are sufficient. a conductor -- what there is the sticking-bypressure clad method of aluminum and Cu, an electric aluminum galvanizing method which used Cu as the galvanized body, or the vacuum evaporation aluminum galvanizing method as the production approach of the section 5, and was created by which approach may be used. [0012] the conductor of this invention -- 9-1000 micrometers is applicability, the thickness of the Cu foil

[0012] the conductor of this invention -- 9-1000 micrometers is applicability, the thickness of the Cu foil 1 in the section 5 has desirable 35-1000 micrometers for especially a high current application, and its foil thickness of 9-70 micrometers is desirable for the small current application for control.

[0013] the conductor with which <u>drawing 3</u> formed aluminum foil with a thickness of 5 micrometers in both sides of the Cu foil 1 with a thickness of 300 micrometers -- the desiccation thickness of the water-soluble resin 4 applied to the front face of the aluminum foil 2 when forming a circuit according to the conventional circuit forming method after making the section 5 rival in the base substrate 6 and the insulating material layer 7, and a conductor -- the corrosion resistance over Cu etching reagent of the aluminum foil 2 is investigated among the sections. If it applies so that it may be set to 0.5 micrometers or more by making the water-soluble resin 4 of aluminum foil 2 front face into desiccation thickness, the

corrosion resistance of the aluminum foil 2 to Cu etching reagent will improve. Moreover, when the thickness of water-soluble resin 4 becomes thick, the fall of aluminum wire-bonding nature can be considered, but by such circuit formation, before giving aluminum wire bonding, in order to give alkaline degreasing or buffing for the purpose of washing on the formed circuit, there is also no unarranging according to the resin thickness to apply, and, originally especially an upper limit is not specified. However, considering economical effectiveness, 0.5-10 micrometers is enough as the desiccation thickness of water-soluble resin 4.

[0014] Since to dissolve with aluminum promptly is demanded in case the dissolution by contact of general life water, such as acid Cu etching reagent and storm sewage, and tap water, etc. can be avoided as water-soluble resin used for this invention and aluminum circuit is formed with an alkaline etching reagent, pH must be water-soluble resin which dissolves only in eight or more alkali water solutions. [0015] the conductor with which drawing 4 formed aluminum foil in Cu foil 1 both sides with a thickness of 300 micrometers in the range with a thickness of 0.1-50 micrometers -- with the thickness of aluminum foil when forming a circuit according to the conventional circuit forming method, after making the section 5 rival in the base substrate 6 and the insulating material layer 7 The result which formed in the front face of the aluminum foil 2 1 micrometer by having made water-soluble resin 4 into desiccation thickness, and was investigated about the relation between the minimum circuit pattern width of face which can produce the aluminum circuit 8, and the minimum circuit pattern spacing is shown. In addition, the minimum circuit pattern width of face and the minimum circuit pattern spacing serve as a standard of high-density-assembly-izing in a printed circuit, and its conventional minimum circuit pattern width of face [ in the double layer foil of aluminum and Cu ] which can create the aluminum circuit 8 and conventional minimum circuit pattern spacing were larger than 400 micrometers. Moreover, since the value almost equivalent also to the minimum circuit pattern width of face and the minimum circuit pattern spacing was shown here, only the minimum circuit pattern width of face is shown.

[0016] If the thickness of the aluminum foil 2 exceeds 30 micrometers so that drawing 4 may show, the minimum circuit pattern width of face which can produce the aluminum circuit 8 cannot be set to 400 micrometers or less. Moreover, even if it forms water-soluble resin 4, the aluminum circuit 8 which has good aluminum wire-bonding nature as the thickness of the aluminum foil 2 is less than 0.5 micrometers cannot be obtained. Therefore, in order to set the producible minimum circuit pattern width of face to 400 micrometers or less and to realize high-density-assembly-ization, 0.5 micrometers or more of water-soluble resin which dissolves in a with a pH of eight or more alkali water solution are formed in the front face of the aluminum foil 2 by desiccation thickness, and, as for the thickness of the aluminum foil 2, it is desirable to make it 0.5-30 micrometers.

[Example 1] Hereafter, an example explains this invention to a detail. First, aluminum plating with a thickness of 5 micrometers was performed to both sides of the rolling Cu foil 1 with a thickness of 300 micrometers with electroplating, and the double layer foil of aluminum and Cu was produced. on aluminum foil 2 front face used for the circuit formation side of this double layer foil, the acid number becomes 1 micrometer by using the acrylic resin (water-soluble resin 4) of 100 as a dry paint film -- as -- spreading -- forming -- the conductor of a hybrid integrated circuit -- the section 5 was produced. Here, the acid number is the number of milligrams of a potassium hydroxide taken to neutralize the free fatty

acid contained in organic resin.

[0018] thus, the conductor of the produced hybrid integrated circuit concerning this invention as shown in <u>drawing 1</u> -- the laminating of the section 5 was carried out to aluminum plate with a thickness [ of the base substrate 6 ] of 1.5mm through the insulating material layer 7 which consists of a silica content epoxy resin layer with a thickness of 100 micrometers, and the substrate for circuit formation of a configuration as shown in <u>drawing 2</u> was produced.

[0019] The hybrid integrated circuit substrate as shown in <u>drawing 5</u> using this substrate for circuit formation was produced. first, a conductor -- a resist is given to the water-soluble resin 4 formed on the circuit formation side aluminum foil 2 of the section 5 with screen printing, and pH dissolved both the

resin 4 and aluminum foils 2 that were exposed in the sodium-hydroxide water solution of 12, and exposed the Cu foil 1. After resist exfoliation, with Cu etching reagent, the exposed Cu foil 1 was removed, the resist was again given on the water-soluble resin 4 of the part which needs the aluminum circuit 8, the unnecessary aluminum foils 2 and 3 were alternatively removed in the sodium-hydroxide water solution, and the aluminum circuit 8 and the Cu circuit 9 were formed. Then, the water-soluble resin 4 on a resist and the aluminum circuit 8 is removed, a semi-conductor 11, a chip resistor, etc. are carried through solder 10 on the Cu circuit 9, and a semi-conductor 11 and the aluminum circuit 8 are fixed by the supersonic vibration technique with the aluminum lead wire 12. [0020]

[Example 2] what rolled out the double layer foil which performed aluminum plating with a thickness of 5 micrometers, and was used as the Cu foil 1 with a thickness of 300 micrometers and the aluminum foil 2 with a thickness of 3 micrometers with electroplating to both sides of Cu foil with a thickness of 500 micrometers -- it is -- the conductor of the hybrid integrated circuit of this invention -- the hybrid integrated circuit substrate was produced by the completely same approach as an example 1 except having produced the section 5.

[0021]

[The example 1 of a comparison] the conductor of a hybrid integrated circuit -- the hybrid integrated circuit substrate was produced by the completely same approach as an example 1 except having not formed the water-soluble resin which dissolves in a with a pH of eight or more alkali water solution in aluminum foil 2 front face of the double layer foil which forms the section 5. Since this hybrid integrated circuit substrate did not have aluminum circuit in a desired part, its aluminum wire-bonding nature was poor.

[0022]

[The example 2 of a comparison] the conductor of a hybrid integrated circuit -- the hybrid integrated circuit substrate was produced by the completely same approach as an example 1 except having set to 50 micrometers thickness of the aluminum foil 2 of the double layer foil which forms the section 5. This hybrid integrated circuit substrate had poor aluminum wire-bonding nature by the part which needs 300 micrometers of circuit pattern width of face of the aluminum circuit 8. [0023]

[Effect of the Invention] as having stated above -- this invention -- the conductor of a hybrid integrated circuit -- among the double layer foils of the Cu foil 1 and the aluminum foil 2 which form the section 5 By forming the water-soluble resin 4 which controls the thickness of the aluminum foil 2 and pH dissolves in eight or more alkali water solutions on the front face of the aluminum foil 2 It excelled in aluminum wire bonding nature, and it became possible to offer the conductor of the hybrid integrated circuit which can produce the hybrid integrated circuit substrate suitable for high density assembly.

#### (19)日本国特許庁 (JP)

# (12) 公開特許公報(A)

(11)特許出願公開番号

# 特開平8-124958

(43)公開日 平成8年(1996)5月17日

(51) Int.Cl.6

識別記号 庁内整理番号

FΙ

技術表示箇所

H01L 21/60

301 F

Z

311 W 7726-4E

21/3063

H01L 21/306

L

審査請求 未請求 請求項の数1 FD (全 5 頁) 最終頁に続く

(21)出願番号

特願平6-83669

(71) 出顧人 000003296

電気化学工業株式会社

東京都千代田区有楽町1丁目4番1号

(22)出顧日

平成6年(1994) 3月31日

(72) 発明者 清 水 剛

大阪府堺市石津西町5番地 日新製鋼株式

会社鉄鋼研究所表面処理研究部内

(72)発明者 多々納 政 義

大阪府堺市石津西町5番地 日新製鋼株式

会社鉄鋼研究所表面処理研究部内

(72)発明者 内田 幸失

大阪府堺市石津西町5番地 日新製鋼株式

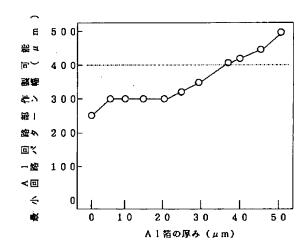
会社鉄鋼研究所表面処理研究部内

# (54) 【発明の名称】 混成集積回路基板用導体

#### (57)【要約】

イヤーボンデング性に優れ、かつ高密度実装可能な混成集積回路を作成できる混成集積回路用導体を提供する。【構成】 金属基板に絶縁物層、CuとAlとの複層箔とからなる導体部を順次積層して一体化してなる積層物の該箔を、エッチングして配線回路を形成させ、露出したAl回路やCu回路に半田を介してCu回路と半導体や他部材とを積層し、かつ半導体とAl回路とをAlリード線を用いて固着する混成集積回路において、CuとAlとの複層箔でAl/Cu/Alの順に積層した導体部のCu箔の厚みが9~1000μm, Al箔の厚みが0.5~30μmの範囲で、いずれか一方のAl箔の厚みが0.5~30μmの範囲で、いずれか一方のAl箔の溶みがのこう~30μmの範囲で、いずれか一方のAl箔の溶みがの、5~30μmの範囲で、いずれか一方のAl箔の溶みがの、5~30μmの範囲で、いずれか一方のAl箔の溶みがの、5~30μmの範囲で、いずれか一方のAl箔に溶解する水可溶性樹脂を乾燥限厚で0.5~10μm形成したことを特徴とするAlワイヤーボンデイング性に優れた混成集積回路基板用導体に関する。

【目的】 A1箔とCu箔との複層箔とからなるA1ワ



困難になる。

1

#### 【特許請求の範囲】

【請求項1】金属基板に絶縁物層、CuとAlとの複層 箔とからなる導体部を順次積層して一体化してなる積層 物の該箔を、エッチングして配線回路を形成させ、露出 したA1回路やCu回路に半田を介してCu回路と半導 体や他部材とを積層し、かつ半導体とA1回路とをA1 リード線を用いて固着する混成集積回路において、Cu とA1との複層箔がA1/Cu/A1の順に形成した導 体部で、Cu箔の厚みが9~1000μm, A1箔の厚 表面側にpH8以上のアルカリ性水溶液に対して容易に 溶解する水可溶性樹脂を乾燥膜厚でO.5~10μm形 成したことを特徴とするAIワイヤーボンデイング性に 優れた混成集積回路基板用導体。

#### 【発明の詳細な説明】

#### [0001]

【産業上の利用分野】本発明は、A1ワイヤーボンデン グおよび高密度実装性に優れた混成集積回路基板用導体 に関する。

#### [0002]

【従来技術】従来、ワイヤーボンデングの機能を有する 基板を製造するには、Cu箔を用いて回路形成を行い、 その回路上に貴金属めっきもしくはNi等の卑金属めっ きを施すか、またはCu箔上にA1片等のワイヤーボン デイングが可能な金属片を接合する必要があった。

【0003】しかしながら、貴金属めっきやNiめっき は高価であるだけでなく、均一なめっき面を得ることが 難しく、ワイヤーボンデイング性能は不安定である。ま た、金属片の接合では数が多いと、回路形成作業が煩雑 になるという問題があった。

【0004】一方、新しい方法として、特開昭58-4 8432号にみられるように、AIとCuとの複層箔を 張り合わせた基板を用い、エッチングによりA1の回路 を形成する方法が用いられてきている。このA1のボン デイングパットの特徴は、

- (1) 工程の途中で、めっきの必要がないこと、
- (2)めっきによるボンデイングパットのように、めっ き表面の精度や厚みを管理する必要がないこと。
- (3) エッチングにより、再現性良く、一度に多数のA 1回路を形成できること。
- (4) A 1線による超音波ボンデイングでは、A 1 と A 1との結合となるため、ボンデイングの作業範囲が広 く、信頼性が高い。

### 等が挙げられる。

## [0005]

【発明が解決しようとする課題】ところが、前記回路形 成法にしたがってA1とCuとの複層箔で回路を形成し た場合、Cu箔のエッチング時にAl箔部もエッチング 液と接触することから、A1箔部に微小の欠陥部でも存 在すると、そこに局部腐食が発生し、A1箔をとおして 50 に効果がある。しかし、水可溶性樹脂4がA1箔3表面

下層のCu箔までエッチングされてしまう。その結果、 優れたA 1 ワイヤーボンデイング性や平滑なCu回路が 得られないという問題が生じる。このAI箔部の欠陥を A1箔の厚みで対応しようとすると、A1回路をアルカ リエッチング液で形成する際に、サイドエッチングが激 しくなり高密度実装に適したA1回路を形成することが

【0006】将来的に、プリント配線基板はさらに、高 集積化、高密度実装が要求され、回路には、より小さな みがO.5~30μmの範囲で、いずれか一方のA1箔 10 導体幅、導体間隔が形成可能な導体箔が必要となる。そ のため、A 1 箔はできる限り薄いものを用いてサイドエ ッチングの発生を抑え、かつCuエッチング液の接触に よるAI箔部のエッチングも抑えられることが要求され

> 【0007】本発明は、このような問題点を解決するた め鋭意検討した結果、従来の回路形成方法でもAIワイ ヤーボンデイング性に優れ、かつ高密度実装を可能とし た混成集積回路基板用導体を提供するものである。 -100081

【課題を解決するための手段】本発明によれば、金属基 20 板に絶縁物層、CuとA1との複層箔とからなる導体部 を順次積層して一体化してなる積層物の該箔を、エッチ ングして配線回路を形成させ、露出したAl回路やCu 回路に半田を介してCu回路と半導体や他部材とを積層 し、かつ半導体とAI回路とをAIリード線を用いて固 着する混成集積回路において、СиとА1との複層箔が A1/Cu/A1の順に形成した導体部で、Cu箔の厚 みが9~1000μm, A1箔の厚みが0.5~30μ mの範囲で、いずれか一方のA 1 箔表面側にpH8以上 30 のアルカリ性水溶液に対して容易に溶解する水可溶性樹 脂を乾燥膜厚でO.5~10μm形成したことを特徴と するA1ワイヤーボンデイング性に優れた混成集積回路 基板用導体が提供される。

#### [0009]

【作用】以下、図面により本発明を詳細に説明する。図 1は本発明により、作製された混成集積回路基板におけ る導体部の断面図を示す。Cu箔1の両面にA1箔を有 した複層箔は導体部5であって、回路を形成する側のA 1 箔 2 の表面には、p H 8 以上のアルカリ性水溶液に対 40 して容易に溶解する水可溶性樹脂4を積層し、他方のA 1 箔 3 側を絶縁物層 7 上に積層して用いる。

【0010】図2は、図1記載の本発明の導体部5を用 いて、実際に回路形成用基板を作製したものの断面図で ある。AI板をベース基板6に、絶縁物層7の樹脂を積 層し、その上に導体部5を積層する。このとき、回路形 成と反対側のCu箔1の表面のA1箔3は導体部5と絶 縁物層7との接合強度を向上させるためにあり、厚みは O. 5µm以上あれば十分である。そして、A1箔3表 面に陽極酸化処理によるA1酸化層を付与すれば、さら 3

にあると、導体部5と絶縁物層7との接合強度が得られ ないため、水可溶性樹脂4の形成は片面だけでよい。

【0011】本発明に用いるCu箔1とA1箔2との複 層箔である導体部5の材質としては、A1、Cuともに 高純度のものでも合金のものいずれでもよい。導体部5 の作製方法としては、AlとCuの圧着クラッド法、C uを被めっき体とした電気Alめっき法、または蒸着A 1めっき法等があり、どの方法で作成したものでもよ

【0012】本発明の導体部5におけるCu箔1の厚み 10 は、9~1000μmが適用範囲であり、とくに大電流 用途には、35~1000μmが好ましく、制御用の小 電流用途には、9~70μmの箔厚が好ましい。

【0013】図3は、厚み300μmのCu箔1の両面 に厚み5µmのA1箔を形成した導体部5を、ベース基 板6と絶縁物層7とに張り合わせた後、従来の回路形成 法に従って回路を形成したときのA 1 箔 2 の表面に塗布 した水可溶性樹脂4の乾燥膜厚と、導体部のうちA1箔 2のCuエッチング液に対する耐食性を調査したもので ある。A 1 箔 2 表面の水可溶性樹脂 4 を乾燥膜厚として 20 O. 5μm以上となるように塗布すると、Cuエッチン グ液に対するA1箔2の耐食性が向上する。また、水可 溶性樹脂4の厚みが厚くなった場合には、A 1 ワイヤー ボンデイング性の低下が考えられるが、このような回路 形成ではAIワイヤーボンデイングを施す前に、形成し た回路上の洗浄を目的として、アルカリ脱脂またはバフ 研磨を施すため、塗布する樹脂厚による不都合もなく、 本来とくに上限は規定されない。しかしながら、経済的 効果を考えると水可溶性樹脂4の乾燥膜厚は0.5~1 Oμmで十分である。

【0014】本発明に用いられる水可溶性樹脂として は、酸性のCuエッチング液や雨水、水道水といった一 **般生活水等の接触による溶解を避けることができ、かつ** アルカリ性のエッチング液でA1回路を形成する際に、 速やかにAlとともに溶解することが要求されるため、 pHが8以上のアルカリ水溶液だけに溶解する水可溶性 樹脂でなければならない。

【0015】図4は、厚み300μmのCu箔1両面 に、厚み0.1~50µmの範囲でA1箔を形成した導 体部5を、ベース基板6と絶縁物層7とに張り合わせた 40 後、従来の回路形成法に従って回路を形成したときのA 1箔の厚みと、A1回路8の作製可能な最小回路パター ン幅および最小回路パターン間隔の関係について、A1 箔2の表面に水可溶性樹脂4を乾燥膜厚として1μm形 成して調査した結果を示す。なお、最小回路パターン 幅、最小回路パターン間隔とは、プリント配線回路にお ける高密度実装化の目安となるもので、従来のA1とC uとの複層箔ではA1回路8の作成可能な最小回路パタ ーン幅ならびに最小回路パターン間隔は400μmより

小回路パターン間隔ともほぼ同等の値を示したことか ら、最小回路パターン幅のみを示している。

【0016】図4からわかるように、A1箔2の厚みが 30μmを越えると、A1回路8の作製可能な最小回路 パターン幅を400μm以下にすることができない。ま た、水可溶性樹脂4を形成しても、A1箔2の厚みが O. 5 μ m 未満であると、良好な A 1 ワイヤーボンデイ ング性を有するA1回路8を得ることができない。した がって、作製可能な最小回路パターン幅を400µm以 下にして高密度実装化を実現するには、A 1 箔2の表面 にpH8以上のアルカリ水溶液に溶解する水可溶性樹脂 を乾燥膜厚で0.5μm以上形成して、A1箔2の厚み は0.5~30µmにすることが好ましい。

[0017]

【実施例1】以下、実施例により本発明を詳細に説明す る。まず、厚み300μmの圧延Cu箔1の両面に電気 めっき法で厚み5μmのAlめっきを施して、AlとC uとの複層箔を作製した。この複層箔の回路形成側に使 用するA1箔2表面に、酸価が100のアクリル系樹脂 (水可溶性樹脂4)を乾燥塗膜として1μmとなるよう に塗布、形成し、混成集積回路の導体部5を作製した。 ここで、酸価とは、有機樹脂中に含まれる遊離脂肪酸を 中和するのに要する水酸化カリウムのミリグラム数のこ とである。

【0018】このようにして作製した、図1に示すよう な本発明に係る混成集積回路の導体部5を、ベース基板 6の厚さ1.5mmのA1板に、厚み100μmのシリ カ含有エポキシ樹脂層からなる絶縁物層7を介して積層 し、図2に示すような構成の回路形成用基板を作製し 30 た。

【0019】この回路形成用基板を用いて図5に示すよ うな混成集積回路基板を作製した。まず、導体部5の回 路形成側A 1 箔 2 上に形成した水可溶性樹脂 4 にスクリ ーン印刷法でレジストを施し、pHが12の水酸化ナト リウム水溶液で露出した樹脂4とA1箔2をともに溶解 させ、Cu箔1を露出させた。レジスト剥離後、Cuエ ッチング液により、露出したCu箔1を取り除き、A1 回路8を必要とする部分の水可溶性樹脂4上に再びレジ ストを施して、水酸化ナトリウム水溶液で選択的に不必 要なA1箔2,3を取り除き、A1回路8およびCu回 路9を形成した。その後、レジストおよびA1回路8上 の水可溶性樹脂4を除去し、Cu回路9上に半田10を 介して半導体11やチップ抵抗等を搭載し、半導体11 とAI回路8とを、AIリード線12により超音波振動 法で固着したものである。

[0020]

【実施例2】厚み500μmのCu箔の両面に電気めっ き法で、厚み5μmのAlめっきを施した複層箔を圧延 して、厚み300μmのCu箔1と厚み3μmのA1箔 も大きかった。また、ここでは最小回路パターン幅、最 50 2にしたもので、本発明の混成集積回路の導体部5を作

製した以外は、実施例1とまったく同様の方法で混成集 積回路基板を作製した。

#### [0021]

【比較例1】混成集積回路の導体部5を形成する複層箔 のA1箔2表面に、pH8以上のアルカリ水溶液に溶解 する水可溶性樹脂を形成しなかった以外は、実施例1と まったく同様の方法で混成集積回路基板を作製した。こ の混成集積回路基板は所望の部位にA 1 回路がないた め、A1ワイヤーボンデイング性が不良であった。

#### [0022]

【比較例2】混成集積回路の導体部5を形成する複層箔 のA1箔2の厚みを50μmとした以外は、実施例1と まったく同一の方法で混成集積回路基板を作製した。こ の混成集積回路基板は、A 1 回路8の回路パターン幅が 300 μm必要な部位で、A I ワイヤーボンデイング性 が不良であった。

## [0023]

【発明の効果】以上述べたとおり、本発明は、混成集積 回路の導体部5を形成するCu箔1とA1箔2との複層 箔のうち、A1箔2の厚みを制御し、かつA1箔2の表 20 4 水可溶性樹脂 面にpHが8以上のアルカリ水溶液に溶解する水可溶性 樹脂4を形成することにより、A1ワイヤーボンデング 性に優れ、高密度実装に適した混成集積回路基板を作製 できる混成集積回路の導体を提供することが可能となっ た。

#### 【図面の簡単な説明】

【図1】本発明の混成集積回路の導体部の断面図を示 す。

【図2】本発明の混成集積回路の導体部を用いた混成集

積回路基板の断面図を示す。

【図3】厚み300μmのCu箔1両面に厚み5μmの A 1 箔を形成した複層箔の導体部 5 を用いて、回路を形 成したときのA1箔2の表面に塗布した水可溶性樹脂4 の塗膜厚とAI回路8のCuエッチング液に対する耐食 性の関係を調査したものである。

【図4】厚み300μmのCu箔1の両面に、Al箔を 形成した複層箔の導体部5を用いて、回路を形成したと きのA1箔の厚みと、A1回路8の作製可能な最小回路 10 パターン幅および最小回路パターン間隔の関係を、A1 箔2の表面に水可溶性樹脂4を1 µm形成して調査した ものである。

【図5】本発明の導体部5を積層した回路基板で回路を 形成し、半導体を実装した混成集積回路基板の断面図で ある。

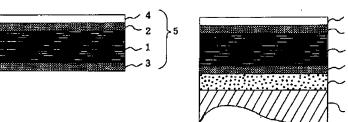
#### 【符号の説明】

- 1 Cu箔
- 2 A1箔(回路形成側)
- 3 A 1 箔 (絶縁物層との張り合わせ側)
- - 5 導体部 (AlとCuとの複層箔)
  - 6 ベース基板
  - 7 絶縁物層
  - 8 A1回路
  - 9 Cu回路
  - 10 半田

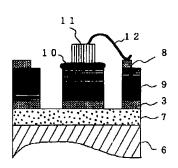
【図2】

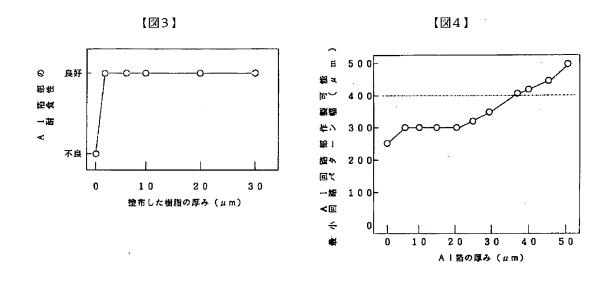
- 11 半導体
- 12 Alリード線(ワイヤー)

【図1】



【図5】





フロントページの続き

(51) Int. Cl. <sup>6</sup> H O 5 K 3/38 識別記号庁内整理番号E7511-4E

FΙ

技術表示箇所